|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| |  |  |  |  |  |  |  |  |  | | --- | --- | --- | --- | --- | --- | --- | --- | --- | | ㈜아나패스 신입 및 경력 사원 모집(전문연구요원 지원 가능)  당사는 2002년말 아날로그 및 디지털 회로 설계기술을 기반으로 설립한 팹리스(fabless) 반도체 설계기업으로 2010년 11월 코스닥에 상장하였습니다  당사는 주로 LCD 3D TV, 스마트 TV와 같은 디스플레이 제품과 태블릿, 스마트폰과 같은 핸드셋 단말기에 들어가는 반도체 칩 제품을 설계, 제작하고 있으며, 동 산업 내에서 기술 표준을 선도하는 등 탁월한 기술역량을 보유하고 있는 High-tech 중소기업입니다.  현재 삼성전자, LG전자, 소니 등 국내외 유명 디스플레이업체, TV 셋트업체 및 핸드셋 제조업체 등에 반도체 칩 제품과 핵심 기술을 공급하고 있으며, 우수한 인력, 유연하고 창의적인 조직문화, 건실한 재무구조를 바탕으로 고속으로 성장하고 있습니다.  금번, 당사에서는 신규 사업 확장 및 사업 다각화를 위해 하기의 역량을 갖춘 재원을 모집하오니, 많은 관심과 지원 부탁 드립니다.  [기업 개요]   * 업종 : 반도체 설계 * 상장여부 : 코스닥 상장 (2010년 11월) * 임직원수 : 약 130명 * 위치: 서울 구로디지털 단지 내 * 2015년 매출액 : 2017년 매출액 870억   [모집부문 및 자격요건]   |  |  | | --- | --- | | Job Position | SoC 설계 연구원 | | Job Description | * ASIC 설계 및 설계 검증 * ME/MC/Image Compression | | Requirement Skills  & Experience | (필수)  1) 관련 전공 학사 혹은 석사졸업 신입 or 개발 경력 최소 2년 이상 경력자  2) Microprocessor, BUS, Peripheral 등으로 이루어진 Digital System의 architecture를 Design 할 수 있는 능력 보유  3) Low power 설계에 대한 Knowhow 보유  4) Microprocessor 에 대한 깊은 지식 보유  (우대)  하기 Tool 사용 가능자 | | Tools | 1) Coding : Verilog, VHDL  2) Simulator : Ncsim, Verilog-XL, Model Sim  3) Synthesis : Design, HDL, DFR Complier  4) DFT & Lint : Tetra-max, Spy-Glass  5) Formal : Formality, Conformal  6) STA : Prime-time, Time Craft  7) FPGA : Synplicity, Xilinx & Altera 용 FPGA Complier  8) Others : Verdi, VC++ |   [지원 안내]   * 전형절차 : 서류 -> 면접전헝 (1차) -> 면접 (2차, 생락될 수 있음) * 접수방법 : 홈페이지 온라인 이력서 접수 (당사 이력서 양식 다운로드 후 파일첨부) * 제출서류 : 이력서, 자기소개서 각 1부 * 담 당 자 : 인사탐 황하영 대리 (연락처 : [02-6922-7304 /](mailto:02-6922-7304%20/) [recruiting@anapass.com](mailto:recruiting@anapass.com)) * 홈페이지 : www.anapass.com * 제출기한 : 2018년 7월 11일 ~ 2018년 10월 31일   + - * + 선착순 수시면접으로 마감일 이전에 사전 마감이 될 수 있습니다. * 근무조건 : 주5일 근무제 * 급 여 : 당사 내규에 따름 (동종 업계 대비 최상위 대우) * 복리후생 : 자기계발비, 식대, 교통비, 건강검진비, 명절선물, 각종 경조금/휴가, 사내 동호회비 지원, 대체휴가제도 등 | |